

Prof. Dr. YUNUS BABACAN

Kişisel Bilgiler

İş Telefonu: [+90 446 226 0088](tel:+904462260088) Dahili: 43151

Fax Telefonu: [+90 446 226 0088](tel:+904462260088)

Web: https://scholar.google.com.tr/scholar?hl=tr&as_sdt=0%2C5&q=yunus+babacan&oq=

Posta Adresi: ybabacan@erzincan.edu.tr

Uluslararası Araştırmacı ID'leri

ORCID: 0000-0002-6745-0626

Publons / Web Of Science ResearcherID: T-4586-2018

Yoksis Araştırmacı ID: 133810

Eğitim Bilgileri

Doktora, İstanbul Üniversitesi, Fen Bilimleri Enstitüsü, Elektrik-Elektronik Mühendisliği, Türkiye 2012 - 2016

Yüksek Lisans, Atatürk Üniversitesi, Fen Bilimleri Enstitüsü, Elektrik-Elektronik Mühendisliği, Türkiye 2008 - 2011

Lisans, Atatürk Üniversitesi, Mühendislik Fakültesi, Elektrik-Elektronik Mühendisliği, Türkiye 2004 - 2008

Yabancı Diller

İngilizce, B2 Orta Üstü

Sertifika, Kurs ve Eğitimler

Yabancı Dil, Georgia Institute of Technology English Courses, Georgia Institute of Technology Language Center, 2016

Yaptığı Tezler

Doktora, Memristör tasarımı ve yeni uygulamaları, İstanbul Üniversitesi, Elektrik-Elektronik Mühendisliği, Elektrik-Elektronik Mühendisliği, 2016

Yüksek Lisans, Er/p-Si Schottky yapılarında engel yüksekliği ve Gauss dağılımının sıcaklığa bağlılığı, Atatürk Üniversitesi, Elektrik-Elektronik Mühendisliği, Elektrik-Elektronik Mühendisliği, 2011

Araştırma Alanları

Elektrik-Elektronik Mühendisliği, Elektronik, Baskı Devreler, İnce Film, Kalın Film ve Hibrid Tümlleşik Devreler, Devre Kuramı , Elektronik Devreler , Mühendislik ve Teknoloji

Akademik Unvanlar / Görevler

Doç. Dr., Erzincan Binali Yıldırım Üniversitesi, Mühendislik-Mimarlık Fakültesi, Elektrik-Elektronik Mühendisliği Bölümü, 2019 - Devam Ediyor

Dr. Öğr. Üyesi, Erzincan Binali Yıldırım Üniversitesi, Mühendislik-Mimarlık Fakültesi, Elektrik-Elektronik Mühendisliği Bölümü, 2017 - 2019

Yrd. Doç. Dr., Erzincan Binali Yıldırım Üniversitesi, Mühendislik-Mimarlık Fakültesi, Elektrik-Elektronik Mühendisliği Bölümü, 2017 - 2018

Araştırma Görevlisi, İstanbul Üniversitesi, Mühendislik Fakültesi, Elektrik-Elektronik Mühendisliği, 2012 - 2017

Araştırma Görevlisi, Erzincan Binali Yıldırım Üniversitesi, Mühendislik-Mimarlık Fakültesi, Elektrik-Elektronik Mühendisliği Bölümü, 2011 - 2012

Araştırma Görevlisi, Gümüşhane Üniversitesi, Mühendislik Fakültesi, Elektrik-Elektronik Mühendisliği, 2010 - 2010

Akademik İdari Deneyim

Yükseköğretim Kurulu Üyesi, Erzincan Binali Yıldırım Üniversitesi, Tercan Meslek Yüksekokulu, 2021 - Devam Ediyor

MYO Müdürü, Erzincan Binali Yıldırım Üniversitesi, Mühendislik-Mimarlık Fakültesi, 2018 - Devam Ediyor

Anabilim/Bilim Dalı Başkanı, Erzincan Binali Yıldırım Üniversitesi, Mühendislik-Mimarlık Fakültesi, Elektrik-Elektronik Mühendisliği Bölümü, 2018 - Devam Ediyor

Fakülte Yönetim Kurulu Üyesi, Erzincan Binali Yıldırım Üniversitesi, Mühendislik-Mimarlık Fakültesi, Elektrik-Elektronik Mühendisliği Bölümü, 2019 - 2022

Verdiği Dersler

Yüksek Lisans

Analog Tümdenve Tasarımı, Yüksek Lisans, 2018 - 2019

Lisans

Sayısal Tasarım, Lisans, 2021 - 2022

Devre Analizi-II, Lisans, 2018 - 2019

Elektronik-II, Lisans, 2018 - 2019

Devre Analizi-I, Lisans, 2018 - 2019

Elektronik-I, Lisans, 2017 - 2018

SCI, SSCI ve AHCI İndekslerine Giren Dergilerde Yayınlanan Makaleler

- I. **A new floating memcapacitor emulator circuit without using passive elements**
Korkmaz M. O., BABACAN Y., Yesil A.
International Journal of Circuit Theory and Applications, cilt.52, sa.7, ss.3650-3663, 2024 (SCI-Expanded)
- II. **CCII- and OTA-Based Tunable Memcapacitor Emulator Circuits Without Using Passive Elements**
Korkmaz M. O., BABACAN Y., Yesil A.
Circuits, Systems, and Signal Processing, cilt.43, sa.7, ss.4093-4120, 2024 (SCI-Expanded)
- III. **Single VDCC Based Memcapacitor Emulator Circuit without Using Passive Elements and Analog Multiplier**
Korkmaz M. O., Sagbas M., BABACAN Y., Yesil A.
Indian Journal of Pure and Applied Physics, cilt.62, sa.4, ss.310-319, 2024 (SCI-Expanded)
- IV. **Special Memristor and Memristor-Based Compact Neuron Circuit**
Altan M. A., ORMAN K., BABACAN Y., Yesil A.
Journal of Circuits, Systems and Computers, cilt.33, sa.5, 2024 (SCI-Expanded)
- V. **A novel memristive chaotic jerk circuit and its microcontroller-based sliding mode control**
Yesil A., Gokyildirim A., BABACAN Y., Calgan H.
JVC/Journal of Vibration and Control, 2024 (SCI-Expanded)

- VI. **Electronically Controllable Fully Floating Memcapacitor Circuit**
Gur M., AKAR F., ORMAN K., BABACAN Y., Yesil A., GÜL F.
Circuits, Systems, and Signal Processing, cilt.42, sa.11, ss.6481-6493, 2023 (SCI-Expanded)
- VII. **Tunable memristor employing only four transistors**
Yesil A., BABACAN Y.
AEU - International Journal of Electronics and Communications, cilt.169, 2023 (SCI-Expanded)
- VIII. **A new CCII based meminductor emulator circuit and its experimental results**
Korkmaz M. O., BABACAN Y., Yesil A.
AEU - International Journal of Electronics and Communications, cilt.158, 2023 (SCI-Expanded)
- IX. **Controlling a 4D Chaotic Oscillator with a Quadratic Memductance and its Implementation**
Gokyildirim A., Yesil A., BABACAN Y.
Journal of Circuits, Systems and Computers, cilt.31, sa.16, 2022 (SCI-Expanded)
- X. **DDCC-based meminductor circuit with hard and smooth switching behaviors and its circuit implementation**
ORMAN K., Yesil A., BABACAN Y.
Microelectronics Journal, cilt.125, 2022 (SCI-Expanded)
- XI. **Investigation of STDP mechanisms for memristor circuits**
BABACAN Y., Yesil A., Tozlu O. F., KAÇAR F.
AEU - International Journal of Electronics and Communications, cilt.151, 2022 (SCI-Expanded)
- XII. **Implementation of a memristor-based 4D chaotic oscillator and its nonlinear control**
Gokyildirim A., YEŞİL A., BABACAN Y.
ANALOG INTEGRATED CIRCUITS AND SIGNAL PROCESSING, cilt.110, sa.1, ss.91-104, 2022 (SCI-Expanded)
- XIII. **Electronically controllable memcapacitor emulator employing VDCCs**
Konal M., KAÇAR F., BABACAN Y.
AEU-INTERNATIONAL JOURNAL OF ELECTRONICS AND COMMUNICATIONS, cilt.140, 2021 (SCI-Expanded)
- XIV. **Operational Transconductance Amplifier-Based Electronically Controllable Memcapacitor and Meminductor Emulators**
Demir E., Yesil A., BABACAN Y., KARACALI T.
JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, cilt.30, sa.12, 2021 (SCI-Expanded)
- XV. **Electronically controllable neuristor based logic gates and their applications**
TOZLU Ö. F., KAÇAR F., BABACAN Y.
AEU-INTERNATIONAL JOURNAL OF ELECTRONICS AND COMMUNICATIONS, cilt.138, 2021 (SCI-Expanded)
- XVI. **Design of Memristor with Hard-Switching Behavior Employing Only One CCCII and One Capacitor**
Yesil A., BABACAN Y.
JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, cilt.30, sa.9, 2021 (SCI-Expanded)
- XVII. **The Implementation of Logic Gates Using Only Memristor Based Neuristor**
ORMAN K., BABACAN Y.
Informacije MIDEM, cilt.51, sa.2, ss.113-117, 2021 (SCI-Expanded)
- XVIII. **Electronically Controllable Memcapacitor Circuit with Experimental Results**
Yesil A., BABACAN Y.
IEEE Transactions on Circuits and Systems II: Express Briefs, cilt.68, sa.4, ss.1443-1447, 2021 (SCI-Expanded)
- XIX. **Neuristor based electronically controllable logic gates**
BABACAN Y., KAÇAR F.
Analog Integrated Circuits and Signal Processing, cilt.106, sa.3, ss.707-711, 2021 (SCI-Expanded)
- XX. **The Implementation of Logic Gates Using Only Memristor Based Neuristor**
Orman K., Babacan Y.
INFORMACIJE MIDEM, cilt.51, sa.2, ss.113-117, 2021 (SCI-Expanded)
- XXI. **An electronically controllable, fully floating memristor based on active elements: DO-OTA and DVCC**
Yesil A., Babacan Y., Kacar F.
AEU - International Journal of Electronics and Communications, cilt.123, 2020 (SCI-Expanded)
- XXII. **A New Floating Memristor Based on CBTA with Grounded Capacitors**

- YEŞİL A., BABACAN Y., KAÇAR F.
JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, cilt.28, sa.13, 2019 (SCI-Expanded)
- XXIII. **Electronically tunable memristor based on VDCC**
YEŞİL A., BABACAN Y., KAÇAR F.
AEU-INTERNATIONAL JOURNAL OF ELECTRONICS AND COMMUNICATIONS, cilt.107, ss.282-290, 2019 (SCI-Expanded)
- XXIV. **A novel OTA-based circuit model corroborated by an experimental semiconductor memristor**
Gül F., BABACAN Y.
MICROELECTRONIC ENGINEERING, cilt.194, ss.56-60, 2018 (SCI-Expanded)
- XXV. **Wavelet analysis of a memristor emulated model proposed for compact fluorescent lamp operated systems**
BABACAN Y., Uzunoglu C. P., ÇEKLİ S., KAÇAR F., UĞUR M.
ELECTRIC POWER SYSTEMS RESEARCH, cilt.160, ss.56-62, 2018 (SCI-Expanded)
- XXVI. **Design and experimental evolution of memristor with only one VDTA and one capacitor**
YESİL A., BABACAN Y., KACAR F.
IEEE TRANSACTIONS ON COMPUTER-AIDED DESIGN OF INTEGRATED CIRCUITS AND SYSTEMS, sa.1, ss.1, 2018 (SCI-Expanded)
- XXVII. **The Fabrication and MOSFET-Only Circuit Implementation of Semiconductor Memristor**
BABACAN Y., YESİL A., Gül F.
IEEE TRANSACTIONS ON ELECTRON DEVICES, cilt.65, sa.4, ss.1625-1632, 2018 (SCI-Expanded)
- XXVIII. **Memristive retinomorph grid architecture removing noise and preserving edge**
YILDIRIM M., BABACAN Y., KAÇAR F.
AEU-INTERNATIONAL JOURNAL OF ELECTRONICS AND COMMUNICATIONS, cilt.97, ss.38-44, 2018 (SCI-Expanded)
- XXIX. **A new floating memristor based on CBTA with grounded capacitors**
Yesil A., BABACAN Y., Kacar F.
JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, cilt.1, sa.1, ss.1-15, 2018 (SCI-Expanded)
- XXX. **Ultra-Low voltage-power DT MOS based full-wave rectifier**
BABACAN Y.
AEU-INTERNATIONAL JOURNAL OF ELECTRONICS AND COMMUNICATIONS, cilt.91, ss.18-23, 2018 (SCI-Expanded)
- XXXI. **Floating memristor emulator with subthreshold region**
Babacan Y., Kacar F.
ANALOG INTEGRATED CIRCUITS AND SIGNAL PROCESSING, cilt.90, sa.2, ss.471-475, 2017 (SCI-Expanded)
- XXXII. **Memristor emulator with spike-timing-dependent-plasticity**
BABACAN Y., KACAR F.
AEU-INTERNATIONAL JOURNAL OF ELECTRONICS AND COMMUNICATIONS, cilt.73, ss.16-22, 2017 (SCI-Expanded)
- XXXIII. **Memristor emulator with tunable characteristic and its experimental results**
BABACAN Y., Yesil A., Kacar F.
AEU-INTERNATIONAL JOURNAL OF ELECTRONICS AND COMMUNICATIONS, cilt.81, ss.99-104, 2017 (SCI-Expanded)
- XXXIV. **A spiking and bursting neuron circuit based on memristor**
Babacan Y., Kacar B., Gurkan K.
NEUROCOMPUTING, cilt.203, ss.86-91, 2016 (SCI-Expanded)
- XXXV. **Harmonic Generation Analyses of Memristor with Different Barriers and Neuron**
Babacan Y., Kacar F.
ACTA PHYSICA POLONICA A, cilt.130, sa.1, ss.226-227, 2016 (SCI-Expanded)
- XXXVI. **Modeling and Suppression of Chaotic Ferroresonance in a Power System by Using Memristor-based System**
Uzunoglu C. P., Babacan Y., Kacar F., Ugur M.
ELECTRIC POWER COMPONENTS AND SYSTEMS, cilt.44, sa.6, ss.638-645, 2016 (SCI-Expanded)
- XXXVII. **A new DDCC based memristor emulator circuit and its applications**
Yesil A., Babacan Y., Kacar F.

Diğer Dergilerde Yayınlanan Makaleler

- I. **A floating CCCII and DDCC based memcapacitor circuit with electronically controllable behavior**
KAYA A. H., Yesil A., BABACAN Y.
Erzincan Üniversitesi Fen Bilimleri Enstitüsü Dergisi, cilt.15, sa.1, ss.93-105, 2022 (Hakemli Dergi)
- II. **FCS Based Memcapacitor Emulator Circuit**
MADSAR M., BABACAN Y., ÇİÇEK K.
İğdır Üniversitesi Fen Bilimleri Enstitüsü Dergisi, 2020 (Hakemli Dergi)
- III. **MOSFET Based Parallel Inductance Simulator**
BABACAN Y., YEŞİL A.
Journal of the Institute of Science and Technology, cilt.9, sa.1, ss.30-38, 2019 (Hakemli Dergi)
- IV. **Elektronik Olarak Ayarlanabilir Memristör Tabanlı Chua Devresinin Gerçeklenmesi**
YEŞİL A., BABACAN Y.
İğdır Üniversitesi Fen Bilimleri Enstitüsü Dergisi, 2019 (Hakemli Dergi)
- V. **Implementation of Electronically Controllable Memristor Based Chua Circuit**
YEŞİL A., BABACAN Y.
Journal of the Institute of Science and Technology, cilt.9, sa.1, ss.121-129, 2019 (Hakemli Dergi)
- VI. **An Operational Transconductance Amplifier-based Memcapacitor and Meminductor**
BABACAN Y.
ISTANBUL UNIVERSITY-JOURNAL OF ELECTRICAL AND ELECTRONICS ENGINEERING, sa.1, ss.36-38, 2018 (Scopus)
- VII. **FCS Based Memristor Emulator with Associative Learning Circuit Application**
BABACAN Y., Kacar F.
ISTANBUL UNIVERSITY-JOURNAL OF ELECTRICAL AND ELECTRONICS ENGINEERING, cilt.17, sa.2, 2017 (ESCI)

Kitaplar

- I. **Mikroelektronik Devreler ve Uygulamaları**
BABACAN Y., YEŞİL A., KAÇAR F.
Nobel Akademik Yayıncılık, Ankara, 2023
- II. **Chapter VII - MEMORY CIRCUIT ELEMENTS AND APPLICATIONS**
ORMAN K., BABACAN Y.
ACADEMIC STUDIES IN ENGINEERING SCIENCES, Assoc. Prof. Dr. Halil İbrahim Kurt, Editör, LIVRE de LYON, Lyon, ss.77-101, 2020
- III. **Emulator circuits and resistive switching parameters of memristor**
YEŞİL A., GÜL F., BABACAN Y.
Memristor and Memristive Neural Networks, Alex Pappachen James, Editör, INTECH, Zagreb, ss.41-61, 2018
- IV. **Memristor devices and models**
Yesil A., Gül F., BABACAN Y.
Memristor and Memristive Neural Networks, Dajana Pemac, Editör, Intech, New York, ss.1-29, 2018
- V. **Memristör Modelleri ve Uygulamaları**
BABACAN Y.
Lambert Academic, İstanbul, 2017

Hakemli Bilimsel Toplantılarda Yayımlanmış Bildiriler

- I. **Smart Greenhouse System and Control of Necessary Parameters for Accelerating Plant Growth-II**
AKDEMİR N., BABACAN Y.
14 th International Exergy, Energy, and Environment Symposium (IEEEES-14), 24 - 27 Aralık 2023
- II. **Smart Greenhouse System and Control of Necessary Parameters for Accelerating Plant Growth-I**
AKDEMİR N., BABACAN Y.
14 th International Exergy, Energy, and Environment Symposium (IEEEES-14), 24 - 27 Aralık 2023
- III. **İNSANSIZ HAVA ARAÇLARI İÇİN FIRCASIZ DC MOTOR ÜRETİMİ VE ELEKTRİKSEL KARAKTERİSTİKLERİNİN İNCELENMESİ-II**
Abdulhadi M., Babacan Y.
6.ULUSLARARASI MÜHENDİSLİK VE TEKNOLOJİ YÖNETİMİ KONGRESİ, İstanbul, Türkiye, 20 Kasım 2021
- IV. **OTA TABANLI MEMKAPASİTÖR DEVRESİNİN FOURIER ÖZELLİĞİNİN İNCELENMESİ**
GÜR M., BABACAN Y.
6.ULUSLARARASI MÜHENDİSLİK VE TEKNOLOJİ YÖNETİMİ KONGRESİ, Türkiye, 20 Kasım 2021
- V. **İNSANSIZ HAVA ARAÇLARI İÇİN FIRCASIZ DC MOTOR ÜRETİMİ VE ELEKTRİKSEL KARAKTERİSTİKLERİNİN İNCELENMESİ-I**
Abdulhadi M., BABACAN Y.
6.ULUSLARARASI MÜHENDİSLİK VE TEKNOLOJİ YÖNETİMİ KONGRESİ, Türkiye, 20 Kasım 2021
- VI. **OTA TABANLI MEMKAPASİTÖR DEVRESİNİN STDP ÖZELLİĞİNİN İNCELENMESİ**
GÜR M., BABACAN Y.
6.ULUSLARARASI MÜHENDİSLİK VE TEKNOLOJİ YÖNETİMİ KONGRESİ, Türkiye, 20 Kasım 2021
- VII. **A Review of High-Grade Nonlinear Basic Passive Circuit Elements Memcapacitor and Meminductor**
Demir E., YEŞİL A., BABACAN Y., KARACALI T.
II. INTERNATIONAL CONFERENCE ON INNOVATIVE ENGINEERING APPLICATIONS, Türkiye, 20 Mayıs 2021
- VIII. **A Brief Discussion on Data and Database Requirements of EVoting Systems**
Demir E., ÇABUK U. C., BABACAN Y., KARACALI T.
II. INTERNATIONAL CONFERENCE ON INNOVATIVE ENGINEERING APPLICATIONS, Türkiye, 20 Mayıs 2021
- IX. **Investigation of STDP behavior for DDCC based memristor circuit**
BABACAN Y., YEŞİL A.
IV. INES International Academic Research Congress (INES - 2018), 30 Ekim - 03 Kasım 2018
- X. **MOSFET-C based decremental grounded memristor**
YEŞİL A., BABACAN Y.
IV. INES International Academic Research Congress (INES - 2018), Antalya, Türkiye, 30 Ekim - 03 Kasım 2018
- XI. **Fully floating memristor based neuron circuit implementation**
BABACAN Y.
IV. International Academic Research Congress (INES), 30 Ekim - 03 Kasım 2018
- XII. **Neuron Circuit Based on CCII-**
BABACAN Y., YEŞİL A., KONAL M., KACAR F.
22nd International Conference ELECTRONICS 2018, Palang, Bangladeş, 18 - 20 Haziran 2018
- XIII. **Comparison of Basic Soft Switching Techniques in DC-DC Boost Converters Used in Solar PV Panels**
TING N. S., ŞAHİN Y., BABACAN Y.
I. International Symposium on Innovative Approaches in Scientific Studies, Antalya, Türkiye, 11 - 13 Nisan 2018, ss.437-440
- XIV. **A novel circuit design of neuristor based logic OR gate**
BABACAN Y.
International Conference on Intelligent Transportation Systems, 19 - 21 Nisan 2018
- XV. **Cognitive approach to Memristor which is able to associative learning**
BABACAN H. H., BABACAN Y.
Ist International Symposium on Innovative Approaches in Scientific Studies, 11 - 13 Nisan 2018
- XVI. **Pathological Element-Based Memelement Circuit**
BABACAN Y.
Ist International Symposium on Innovative Approaches in Scientific Studies, 11 - 13 Nisan 2018

- XVII. **EXPERIMENTAL RESULT OF FLOATING MEMRISTOR EMULATOR WITH SUBTHRESHOLD REGION**
BABACAN Y., YEŞİL A., BAŞAK M. E., KAÇAR F.
V. INTERNATIONAL ENERGY TECHNOLOGIES CONFERENCE ENTECH'xx17, 15 - 16 Aralık 2017
- XVIII. **Memristor-Based Sodium and Potassium Channels Model**
BABACAN Y., Yıldırım M., KAÇAR F.
ELECO'17, Bursa, Türkiye, 14 - 17 Kasım 2017, ss.1
- XIX. **A Circuit Model for Single Cell 1 Diode-1 Memristor (1D1M) Semiconductor Device**
GÜL F., BABACAN Y.
INES, 18 - 21 Ekim 2017
- XX. **Memristor: Three MOS Transistors and One Capacitor**
BABACAN Y.
INES'17, Antalya, Türkiye, 15 - 17 Ekim 2017, ss.1
- XXI. **Modelling of Compact Fluorescent Lamp Characteristics Using Memristor**
UZUNOĞLU C. P., BABACAN Y., CEKLİ S., KAÇAR F., UĞUR M.
MEMRISYS, 3 - 06 Nisan 2017
- XXII. **Implementing Hodgkin-Huxley Circuit Based on Non-linear Resistor**
UZUNOĞLU C. P., BABACAN Y., KACAR F.
International Conference on Memristive Materials, Devices & Systems (MEMRISYS 2017), Atina, Yunanistan, 3 - 06 Nisan 2017, ss.3-4
- XXIII. **Modelling of Compact Fluorescent Lamp Characteristics Using Memristor Emulator Circuit**
UZUNOĞLU C. P., BABACAN Y., Cekli S., KACAR F., UGUR M.
International Conference on Memristive Materials, Devices & Systems (MEMRISYS 2017), Atina, Yunanistan, 3 - 06 Nisan 2017, ss.1-2
- XXIV. **Harmonic Generation Analyses of Memristor with Different Barriers and Neuron**
BABACAN Y., KAÇAR F.
2nd International Conference on Computational and Experimental Science and Engineering (ICCESEN 2015), 14 - 19 Ekim 2015

Desteklenen Projeler

- Babacan Y., Yeşil A., TÜBİTAK Projesi, Yüksek Dereceden Lineer Olmayan Memkapasitör ve Memindüktör Tasarımı ve Uygulamaları, 2019 - 2021
- BABACAN Y., KAÇAR F., YEŞİL A., Yükseköğretim Kurumları Destekli Proje, Memristör tabanlı Memristive Fuse yapısı ile retina devresi tasarımı, 2019 - 2020
- Tınç N. S., Babacan Y., Diğer Resmi Kurumlarca Desteklenen Proje, Elektrikli Araç Prototip Üretimi, 2018 - 2019
- BABACAN Y., KACAR F., UZUNOĞLU C. P., GÜLNAHAR M., Yükseköğretim Kurumları Destekli Proje, Ayarlanabilir Eşik Gerilimlerine Sahip Memristör Devre Modeli Tasarımı ve Deşarj Lambasına Uygulanması ile Memkapasitör/Memindüktör Tasarımı, 2017 - 2018

Bilimsel Dergilerdeki Faaliyetler

TURKISH JOURNAL OF ELECTRICAL ENGINEERING & COMPUTER SCIENCES , Editör, 2017 - 2018

Bilimsel Araştırma / Çalışma Grubu Üyelikleri

Beyin araştırmaları derneği, İSTANBUL ÜNİVERSİTESİ, Türkiye, <http://www.bad.org.tr>, 2017 - Devam Ediyor

Metrikler

Yayın: 75

Atıf (WoS): 232

Atıf (Scopus): 883

H-İndeks (WoS): 7

H-İndeks (Scopus): 14

Burslar

BİDEB, TÜBİTAK, 2015 - Devam Ediyor

Akademi Dışı Deneyim

Georgia Institute of Technology, Visiting Scholar-Misafir Araştırmacı